



TOC

**Summary**..... **2**

Other pages:

---

## Summary

[Endereço base](#) deste projecto no servidor SVN do cdaq:

[Endereço base](#) do projecto da placa anterior:

[Endereço base](#) do projecto da placa de 250/400 MSPS:

[Diagrama de blocos actual da FPGA](#)

IRIG info:

[IRIG-B.pdf](#)

[IRIGB\\_timecode.pdf](#)

[TN-102\\_IRIG-B.pdf](#)

[TrueTime\\_IRIG200-95\\_spec.pdf](#)

[wp-irig-200-98.pdf](#)